|  |  |
| --- | --- |
| TRƯỜNG ĐH SƯ PHẠM KỸ THUẬT TPHCM**TRUNG TÂM VIỆT ĐỨC****BỘ MÔN ĐIỆN – ĐIỆN TỬ** | **ĐÁP ÁN CUỐI KỲ HỌC KỲ I NĂM HỌC 2015-2016****Môn: Kỹ thuật số** **Mã môn học: DIGI330163**Đề số: **01**  Đề thi có **08** trang.Thời gian: 60 phút.**Không được** **phép** sử dụng tài liệu.***(Sinh viên làm vào đề thi và nộp lại đề)*** |
| Chữ ký giám thị 1 | Chữ ký giám thị 2 |
| CB chấm thi thứ nhất | CB chấm thi thứ hai |
| Số câu đúng: | Số câu đúng: |
| **Điểm và chữ ký** | **Điểm và chữ ký** | **Họ và tên:** **Mã số SV:** **Số TT:** **Phòng thi:**  |
|  |  |
|  |  |

**TRẢ LỜI PHẦN TRẮC NGHIỆM**

**Hướng dẫn trả lời câu hỏi:**

Chọn câu trả lời đúng: Bỏ chọn: Chọn lại:

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **STT** | **A** | **B** | **C** | **D** | **STT** | **A** | **B** | **C** | **D** |
| **1** |  | **X** |  |  | **11** |  |  | **X** |  |
| **2** |  | **X** |  |  | **12** |  |  | **X** |  |
| **3** |  |  | **X** |  | **13** | **X** |  |  |  |
| **4** | **X** |  |  |  | **14** |  | **X** |  |  |
| **5** | **X** |  |  |  | **15** |  |  |  | **X** |
| **6** |  |  | **X** |  | **16** | **X** |  |  |  |
| **7** |  | **X** |  |  | **17** |  |  |  | **X** |
| **8** |  |  | **X** |  | **18** |  |  |  | **X** |
| **9** |  |  | **X** |  | **19** |  |  | **X** |  |
| **10** |  | **X** |  |  | **20** |  |  | **X** |  |

**PHẦN BÀI LÀM TỰ LUẬN:**

**Câu I: Trang 137-138 giáo trình Kỹ thuật số, cộng 2 bit ghép 2 khối cộng 1 bit.**

Bảng sự thật (0.25đ)

Rút gọn hàm (0.25đ)

Vẽ được sơ đồ sử dụng các cổng logic cộng 1 bit (0.5đ)

Vẽ được sơ đồ ghép 2 mạch cộng 1 bit (1đ)

**Câu II: Trang 242-245 giáo trình Kỹ thuật số**

Viết được bảng sự thật có thiết lập ngõ vào T (0.5đ)

Lập bìa đúng Karnaught các ngõ vào (0.5đ)

Rút gọn các phương trình ngõ vào T (0.5đ)

Rút gọn được các trạng thái ko quan tâm với các ngõ vào (0.5đ)

Vẽ sơ đồ mạch đếm sau khi thiết kế (0.5đ – chưa rút gọn trạng thái không quan tâm, 0,5đ có rút gọn trạng thái không quan tâm)